

UNIVERSITÀ DEGLI STUDI DI NAPOLI FEDERICO II
SCUOLA POLITECNICA E DELLE SCIENZE DI BASE

DIPARTIMENTO DI INGEGNERIA ELETTRICA E DELLE TECNOLOGIE
DELL'INFORMAZIONE

Guida dello Studente
Anno Accademico 2025-2026

CORSO DI LAUREA
in
INGEGNERIA ELETTRONICA

Classe delle Lauree in Ingegneria dell'Informazione L8

Generalità sul Corso di Studio

Il Corso di Studio in breve

La laurea in Ingegneria Elettronica si inserisce nel contesto più ampio delle Tecnologie dell'Informazione e delle Comunicazioni (comunemente indicate come ICT). Le aree di intervento non sono però limitate a quelle specifiche dell'ICT ma comprendono anche quelle dell'elettronica industriale, della componentistica, dei sistemi a microonde, dell'optoelettronica, degli apparati biomedicali, dei sensori, della strumentazione elettronica per le misure e i controlli.

Il percorso formativo privilegia l'acquisizione di una formazione ad ampio spettro, in modo da salvaguardare l'ampia apertura culturale del laureato come condizione essenziale per un proficuo inserimento professionale e per garantire la prosecuzione del processo formativo nella successiva Laurea Magistrale.

Obiettivi formativi di tipo metodologico generale mirano a formare laureati che:

- conoscano adeguatamente gli aspetti metodologico-operativi della matematica e delle altre scienze di base, e siano capaci di utilizzare tale conoscenza per interpretare e descrivere i problemi dell'ingegneria;
- conoscano adeguatamente gli aspetti metodologico-operativi delle scienze dell'ingegneria, in particolare quelli dell'Ingegneria Elettronica;
- siano capaci di condurre esperimenti e di analizzarne e interpretarne i dati.

Il percorso formativo garantisce:

- una solida formazione nelle discipline di base;
- un'ampia e approfondita formazione nelle discipline ingegneristiche caratterizzanti: elettronica, campi elettromagnetici e circuiti, misure elettriche ed elettroniche;
- un'ampia formazione nelle discipline affini: elettrotecnica, automatica, telecomunicazioni, sistemi di elaborazione delle informazioni.

Più in dettaglio, il primo anno comprende insegnamenti di analisi matematica, fisica generale, geometria e algebra, fondamenti di informatica, calcolatori elettronici.

Il secondo anno fornisce le conoscenze di base e metodologiche delle discipline proprie dell'ingegnere dell'informazione: elettrotecnica, automazione, telecomunicazioni; fornisce inoltre le conoscenze di base e metodologiche dell'elettronica e dei campi elettromagnetici e circuiti.

Nel terzo anno si approfondiscono le discipline caratterizzanti e si dà spazio alle discipline a scelta autonoma dello studente.

Sbocchi occupazionali

Il Corso di Laurea in Ingegneria Elettronica prepara all'esercizio delle professioni di Ingegnere Junior

Tale profilo professionale, in virtù della sua versatilità e della capacità di integrare competenze tecnologiche di diversi settori dell'ingegneria dell'informazione, risponde in modo efficace alle esigenze dell'attuale contesto produttivo. I principali sbocchi occupazionali comprendono:

Imprese di progettazione e/o produzione di dispositivi, componenti, sistemi e apparati elettronici;

Imprese di progettazione, installazione e gestione di infrastrutture nonché di fornitura di servizi per le telecomunicazioni;

Contesti produttivi che fanno largo uso di sistemi automatici e robotizzati;

Imprese elettromeccaniche, elettroniche, spaziali, aeronautiche, automobilistiche, navali, etc.

E' previsto un esame di abilitazione per l'iscrizione all'albo per l'esercizio della professione regolamentata di "Ingegnere dell'informazione junior".

La Laurea in Ingegneria Elettronica dà automaticamente accesso ai corsi di laurea magistrale del settore dell'Informazione attivi presso l'Università di Napoli.

Maggiori informazioni al link [Requisiti](#)

Conoscenze richieste per l'accesso: termini e modalità di ammissione

L'accesso al Corso di Laurea in Ingegneria Elettronica è libero, subordinatamente alla verifica del possesso dei requisiti curriculari e di cultura personale.

Per l'accesso al Corso di Studio è necessario sostenere un Test di Autovalutazione, obbligatorio ma non selettivo, con attribuzione, in caso di mancato superamento, di Obblighi Formativi Aggiuntivi.

I requisiti di accesso sono stabiliti dal Collegio di Ingegneria della Scuola Politecnica e delle Scienze di Base, in maniera coordinata per tutti i CdS dell'Area Didattica di Ingegneria. Il Test, predisposto dal Consorzio Interuniversitario CISIA con modalità condivise a livello nazionale, prevede la erogazione di un questionario a risposta multipla su argomenti di Matematica, Scienze, Logica e Comprensione Verbale. Il Test è erogato in modalità on-line in sessioni multiple nel periodo febbraio-ottobre di ogni anno presso laboratori informatici accreditati della Scuola Politecnica e delle Scienze di Base.

Maggiori informazioni sul test sono reperibili all'indirizzo:

www.cisiaonline.it/area-tematica-tolc-cisia/home-tolc-generale

MANIFESTO DEGLI STUDI A.A. 2025-2026

MANIFESTO

LEGENDA

Tipologia di Attività Formativa (TAF):

A= Base

B= Caratterizzanti

C= Affini o integrativi

D= Attività a scelta

E= Prova finale e conoscenze linguistiche

F= Ulteriori attività formative

I Anno									
Insegnamento o attività formativa	Sem	SSD	Modulo	CFU	ORE	Tipologia attività	TAF	Ambito disciplinare	Obbligatori o/ a scelta
Analisi matematica I	1	MATH-03/A MAT/05	Unico	9	72	Lezione frontale	A	Matematica Informatica e statistica	Obbligatorio
Geometria ed Algebra	1	MATH-02/B MAT/03	Unico	6	48	Lezione frontale	A	Matematica Informatica e statistica	Obbligatorio
Fondamenti di Informatica	1	IINF-05/A ING-INF/05	Fondamenti di Informatica	6	48	Lezione frontale	A	Matematica Informatica e statistica	Obbligatorio
Fondamenti di Informatica	1	IINF-05/A ING-INF/05	Laboratorio di Informatica	6	48	Lezione frontale	B	Ingegneria Informatica	Obbligatorio
Lingua inglese	1			3			E	Ulteriori attività formative	Obbligatorio
Analisi matematica II	2	MATH-03/A MAT/05	Unico	9	72	Lezione frontale	A	Matematica Informatica e statistica	Obbligatorio
Fisica generale I	2	FIS/01	Unico	6	48	Lezione frontale	A	Fisica e Chimica	Obbligatorio
Architettura dei Calcolatori	2	IINF-05/A ING-INF/05	Unico	6	48	Lezione frontale	B	Ingegneria Informatica	Obbligatorio
AUC	2		Unico	3	24	Laboratorio	F	Ulteriori attività formative	Obbligatorio
II Anno									
Fisica generale II	1	FIS/01	Unico	6	48	Lezione frontale	A	Fisica e Chimica	Obbligatorio
Fondamenti di Circuiti	1	IET-01/A ING-IND/31	Unico	9	72	Lezione frontale	C	Attività formative affini o integrative	Obbligatorio
Teoria dei segnali	1	IINF-03/A ING-INF/03	Unico	9	72	Lezione frontale	C	Attività formative affini o integrative	Obbligatorio
Fondamenti di sistemi dinamici	2	IINF-04/A ING-INF/04	Unico	9	72	Lezione frontale	B	Ingegneria dell'Automazione	Obbligatorio
Elettronica I	2	IINF-01/A ING-INF/01	Unico	9	72	Lezione frontale	B	Ingegneria Elettronica	Obbligatorio
Campi Elettromagnetici e Circuiti	2	IINF-02/A ING-INF/02	Unico	12	96	Lezione frontale	B	Ingegneria Elettronica	Obbligatorio
III Anno									
Fondamenti di misure elettroniche	1	IMIS-01/B ING-INF/078	Unico	9	72	Lezione frontale	B	Ingegneria Elettronica	Obbligatorio

Elettronica II	1	IINF-01/A ING-INF/01	Unico	9	72	Lezione frontale	B	Ingegneria Elettronica	Obbligatorio
Elettronica per IoT	1	IINF-01/A ING-INF/01	Unico	9	72	Lezione frontale	B	Ingegneria Elettronica	Obbligatorio
Elettronica delle Telecomunicazioni	1	IINF-01/A ING-INF/01	Unico	6	48	Lezione frontale	B	Ingegneria Elettronica	Obbligatorio
Sistemi Elettronici Programmabili	2	IINF-01/A ING-INF/01	Unico	9	72	Lezione frontale	B	Ingegneria Elettronica	Obbligatorio
A scelta autonoma dello studente	1/2			18		Lezione frontale	D	Attività a scelta	A scelta
Insegnamento Curriculare da Tabella A	2			9		Lezione frontale	B	Ingegneria Elettronica	Obbligatorio
Prova finale				3			E		Obbligatorio

Tabella A: Attività formative Ambito Ingegneria Elettronica								
Insegnamento o attività formativa	SSD	CFU	Ore	Tipologia attività	TAF	Ambito disciplinare	Obbligatorio/ a scelta	
Optoelettronica	IINF-01/A ING-INF/01	9	72	Lezione frontale	B	Ingegneria Elettronica	A scelta	
Microonde e Laboratorio di microonde	IINF-02/A ING-INF/02	9	72	Lezione frontale	B	Ingegneria Elettronica	A scelta	
Strumentazione elettronica di misura	IMIS-01/B ING-INF/07	9	72	Lezione frontale	B	Ingegneria Elettronica	A scelta	

		Tabella B: Attività formative disponibili per la scelta autonoma dello studente (Si ricorda che, per la scelta autonoma, lo studente ha libertà di scelta tra tutti gli insegnamenti attivati presso l'Ateneo, purché coerenti con il progetto formativo. La tabella B indica scelte suggerite di automatica approvazione)							
Insegnamento o Attività formativa	Sem.	SSD	CFU	Ore	Tipologia attività	TAF	Ambito disciplinare	CdS di Riferimento	
Optoelettronica	2	IINF-01/A ING-INF/01	9	72	Lezione frontale	D	Attività a scelta	L Ing. Elettronica	
Microonde e laboratorio di microonde	2	IINF-02/A ING-INF/02	9	72	Lezione frontale	D	Attività a scelta	L Ing. Elettronica	
Strumentazione elettronica di misure	2	IMIS-01/B ING-INF/07	9	72	Lezione frontale	D	Attività a scelta	L Ing. Elettronica	
Telerilevamento e diagnostica elettromagnetica	2	IINF-02/A ING-INF/02	9	72	Lezione frontale	D	Attività a scelta	L Ingegneria Telecomunicazioni	
Programmazione Object-Oriented	2	INFO-01/A INF/01	9	72	Lezione frontale	D	Attività a scelta	L Informatica	
Sistemi Operativi	2	IINF-05/A ING-INF/05	9	72	Lezione frontale	D	Attività a scelta	L Ing. Informatica	
Ingegneria del Software	2	IINF-05/A ING-INF/05	9	72	Lezione frontale	D	Attività a scelta	L Ing. Informatica	
Fisica dello Stato Solido	1	FIS/03	9	72	Lezione frontale	D	Attività a scelta	LM Ing. Elettronica	
Trasmissione del Calore	1	IIND-07/A ING-IND/10	9	72	Lezione frontale	D	Attività a scelta	LM Ing. Elettronica	

Elenco delle propedeuticità

Insegnamento	Propedeuticità
Analisi matematica I	Nessuna
Fisica generale I	Nessuna
Fondamenti di Informatica	Nessuna
Lingua inglese	Nessuna
Analisi matematica II	Analisi matematica I
Fisica generale II	Fisica generale I

Geometria ed Algebra	<i>Nessuna</i>
Architettura dei Calcolatori	<i>Nessuna</i>
Fondamenti di Circuiti	Analisi matematica I
Teoria dei segnali	Analisi matematica I
Fondamenti di sistemi dinamici	Analisi matematica II, Geometria ed Algebra
Elettronica I	Fisica Generale I, Analisi II
Campi Elettromagnetici e Circuiti	Fisica Generale I, Analisi II
Fondamenti di misure elettroniche	Fondamenti di Circuiti Fisica Generale II
Elettronica II	Fondamenti di Circuiti, Fisica Generale II
Elettronica per IoT	Fondamenti di Circuiti
Elettronica delle Telecomunicazioni	Fondamenti di Circuiti
Sistemi elettronici programmabili	Elettronica I
Optoelettronica	Elettronica I
Microonde e Laboratori di microonde	Campi elettromagnetici e circuiti
Strumentazione elettronica di misura	<i>Nessuna</i>

Note al Piano di Studi

Regole per la formulazione del Piano di Studi

Il Piano di Studi è approvato automaticamente se la scelta autonoma avviene selezionando due insegnamenti dalla Tabella B, altrimenti il Piano di Studi deve essere esaminato dalla Commissione di Coordinamento Didattico per l'eventuale approvazione o modifica. La compatibilità degli orari può essere garantita solo per i primi tre insegnamenti riportati nella Tabella B; per gli altri insegnamenti potrebbero esserci sovrapposizioni negli orari

Personalizzazione del piano di studi

Oltre agli insegnamenti obbligatori, lo studente deve inserire nel proprio Piano di Studi un insegnamento da 9 CFU scelto fra quelli offerti nella Tabella A. Inoltre, lo studente deve selezionare ulteriori insegnamenti a scelta autonoma, coerenti con il percorso formativo, per altri 18 CFU. Modulistica e istruzioni per la compilazione sono aggiornate anno per anno e sono disponibili al link [Laurea Triennale](#)

Attività di tirocinio curriculare

Il CdL in Ing. Elettronica non prevede lo svolgimento di tirocini curricolari

Attività per la preparazione e lo svolgimento della prova finale

- La preparazione della prova finale consiste nella scrittura di un elaborato di tesi su un argomento deciso di concerto con un Docente Relatore. La prova finale è sostenuta dal Candidato innanzi a una Commissione presieduta dal Coordinatore del Corso di Studio e consiste nella presentazione del lavoro svolto e nella successiva discussione con i componenti della Commissione.
- Per la presentazione, il candidato può avvalersi di un fascicolo di sintesi, da consegnare in copia a ciascun componente della Commissione.
- Al termine della presentazione, ciascun docente può rivolgere osservazioni al candidato, inerenti l'argomento del lavoro di tesi.
- Di norma, la presentazione ha una durata di 10 minuti.

Periodi di formazione all'estero – Programmi ERASMUS

Il corso di laurea favorisce lo svolgimento di periodi di studio all'estero nell'ambito del programma ERASMUS. L'accesso al programma avviene rispondendo ad un bando emanato tipicamente nel mese di marzo di ogni anno. La scelta della sede estera può essere effettuata tra quelle per le quali esiste una convenzione con l'Università di Napoli. L'elenco delle sedi disponibili e tutte le informazioni sulle modalità di accesso al programma ERASMUS possono essere reperite al link <http://erasmus.dicti.unina.it/>

Orientamento e Tutorato

Orientamento in ingresso

L'attività di orientamento in ingresso del Corso di Studio è condotta in forma coordinata con gli altri Corsi di Studio e Dipartimenti della Scuola Politecnica e delle Scienze di Base e si sviluppa attraverso tre modalità complementari:

- incontri con la platea studentesca attraverso la partecipazione ad iniziative di orientamento coordinate a livello della Scuola Politecnica e delle Scienze di Base o di Ateneo
- incontri con classi o gruppi selezionati sia presso le sedi universitarie che presso gli Istituti scolastici, a seguito di interazioni puntuali con le dirigenze scolastiche
- divulgazione e disseminazione delle informazioni attraverso specifiche sezioni del portale web della Scuola Politecnica e delle Scienze di Base (www.scuolapsb.unina.it).

Orientamento e tutorato in itinere

Il Corso di Studio è partecipe di una iniziativa coordinata a livello della Scuola Politecnica e delle Scienze di Base rivolta alla attivazione di iniziative di tutorato a supporto di insegnamenti selezionati tra gli insegnamenti collocati ai primi anni di corso. Il servizio viene offerto con il supporto di Tutor qualificati individuati mediante una procedura selettiva tra studenti dei Programmi di Dottorato di Ricerca, e tra gli studenti più brillanti dei corsi di Laurea Magistrale

I Tutor monitorano lo stato di apprendimento e forniscono sostegno agli studenti mantenendo uno stretto coordinamento con i docenti titolari degli insegnamenti.

Ulteriori servizi di supporto sono inoltre forniti dal Centro di Ateneo SINAPSI

(www.sinapsi.unina.it), in particolare:

- a) servizi di tutorato specializzato rivolti agli studenti con disabilità e agli studenti con Disturbo Specifico dell'Apprendimento (DSA);
- b) servizi di supporto al successo universitario rivolti a tutti gli studenti dell'Università degli Studi di Napoli Federico II che vivono una difficoltà nell'affrontare il proprio percorso universitario.
- c) interventi inerenti l'area Anti-Discriminazione e Cultura delle Differenze orientati a prevenire e contrastare le violazioni dei diritti umani e le prevaricazioni legate al genere, all'orientamento sessuale, all'etnia, allo status socio-economico

Orientamento in uscita e attività di placement

L'Ateneo ha attivo uno sportello per l'orientamento in uscita ed il placement accessibile attraverso il portale

<http://www.orientamento.unina.it/>, dal quale si attingono informazioni su iniziative ed opportunità di inserimento professionale.

La Scuola Politecnica e delle Scienze di Base, organizza incontri strutturati con le aziende denominato "La Scuola incontra le Imprese" durante la quale i laureati/laureandi hanno la possibilità di stabilire un contatto mirato con le realtà produttive

Tutte le informazioni possono essere reperite sul portale della Scuola Politecnica e delle Scienze di Base (www.scuolapsb.unina.it) nell'apposita sezione (La Scuola incontra le Imprese) nel quale sono sistematicamente segnalati gli eventi di recruitment, le "job fairs", le opportunità di inserimento lavorativo che vengono segnalate dalle aziende. Ulteriori informazioni sono reperibili sul portale <http://www.jobservice.unina.it/it/>

Calendario, scadenze e date da ricordare

Termini e scadenze

L'immatricolazione e l'iscrizione agli anni successivi hanno luogo, di norma, dal 1 settembre al 31 ottobre di ogni anno, con modalità che sono rese note con una specifica Guida alla iscrizione e al pagamento delle tasse pubblicata alla URL:

<https://www.unina.it/didattica/sportello-studenti/guide-dello-studente>

Ulteriori scadenze (termini per la presentazione dei piani di studio, termini per la presentazione delle candidature ERASMUS, etc.) sono segnalate nel sito del Corso di Studio: [Ingegneria Elettronica](#)

Calendario delle attività didattiche e degli esami di profitto

Il calendario delle attività didattiche si articola in “periodi didattici”, durante i quali si tengono le lezioni e, di norma, non si sostengono esami, e “finestre d'esame”, durante le quali le lezioni sono sospese e si sostengono gli esami.

Il Calendario dettagliato, aggiornato in tempo reale, è consultabile al link : [Calendario delle attività didattiche – Scuola Politecnica e delle Scienze di Base](#)

Il calendario degli esami di profitto è consultabile al link: [Calendario Esami](#)

Orario delle attività formative

Gli orari delle lezioni sono consultabili al link: [Agenda Web | Università degli Studi di Napoli FedericoII](#)

Calendario delle sedute di laurea

Il Calendario dettagliato, aggiornato in tempo reale, è consultabile a un link: [Esame di Laurea – Collegio degli Studi di Ingegneria – Scuola Politecnica e delle Scienze di Base.](#)

Referenti del Corso di Studio

Coordinatore Didattico: Prof. Santolo Dalias; tel. 081/7683122;
e-mail: dalias@unina.it

Referente per il Programma ERASMUS: Prof. Vincenzo d'Alessandro;
e-mail: vindales@unina.it

Responsabile per i Tirocini: Prof. Santolo Dalias;
e-mail: dalias@unina.it

Referente per l'Orientamento: Prof. Francesco Della Corte;
e-mail: francescogiuseppe.dellacorte@unina.it

.....

Rappresentanti degli Studenti:

Sig. ACCONCIA Andrea
Sig. COPPOLA Paolo
Sig. MARIANI Paolo
Sig. MUTASCIO Pasquale

.....

Segreteria didattica area Ingegneria: segreing@unina.it
Segreteria Didattica dipartimentale: segreteriadidattica.dieti@unina.it

Contatti e Strutture

Polo Fuorigrotta

- [Via Claudio 21](#)
- [Via Nuova Agnano 11](#)

Polo San Giovanni

- [Corso Nicolangelo Protopisani 70](#)

Sito web del Corso di Studio:

[Ingegneria Elettronica \(unina.it\)](http://unina.it/ingegneria-elettronica)

Sito web del Dipartimento:

<https://www.dieti.unina.it/index.php/it/>

Sito web della Scuola:

<http://www.scuolapsb.unina.it/>

Sito web di Ateneo

<http://www.unina.it/home>

Portale Orientamento:

<http://www.orientamento.unina.it/>

Canali Social ufficiali:

[Ingegneria Elettronica - UniNa | Facebook](#)

Schede Insegnamenti

Il contenuto e gli obiettivi degli insegnamenti insieme al nome del titolare del corso, alla modalità di svolgimento e di verifica sono consultabili al link.....